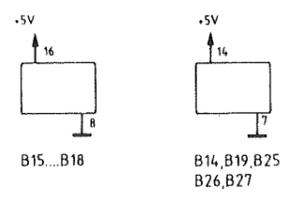
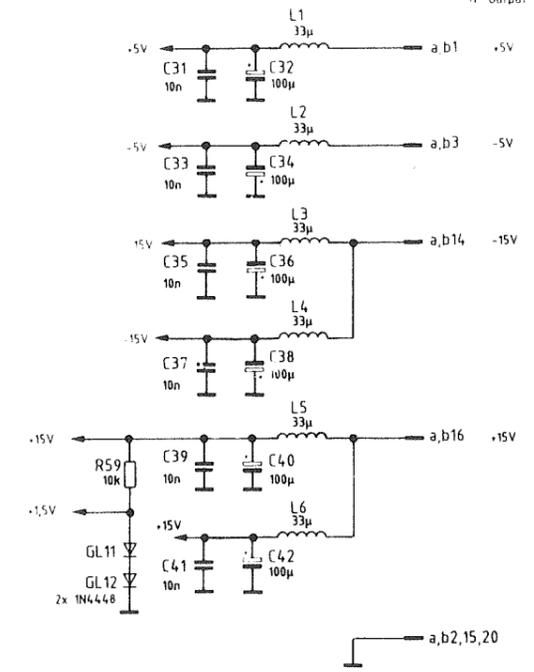


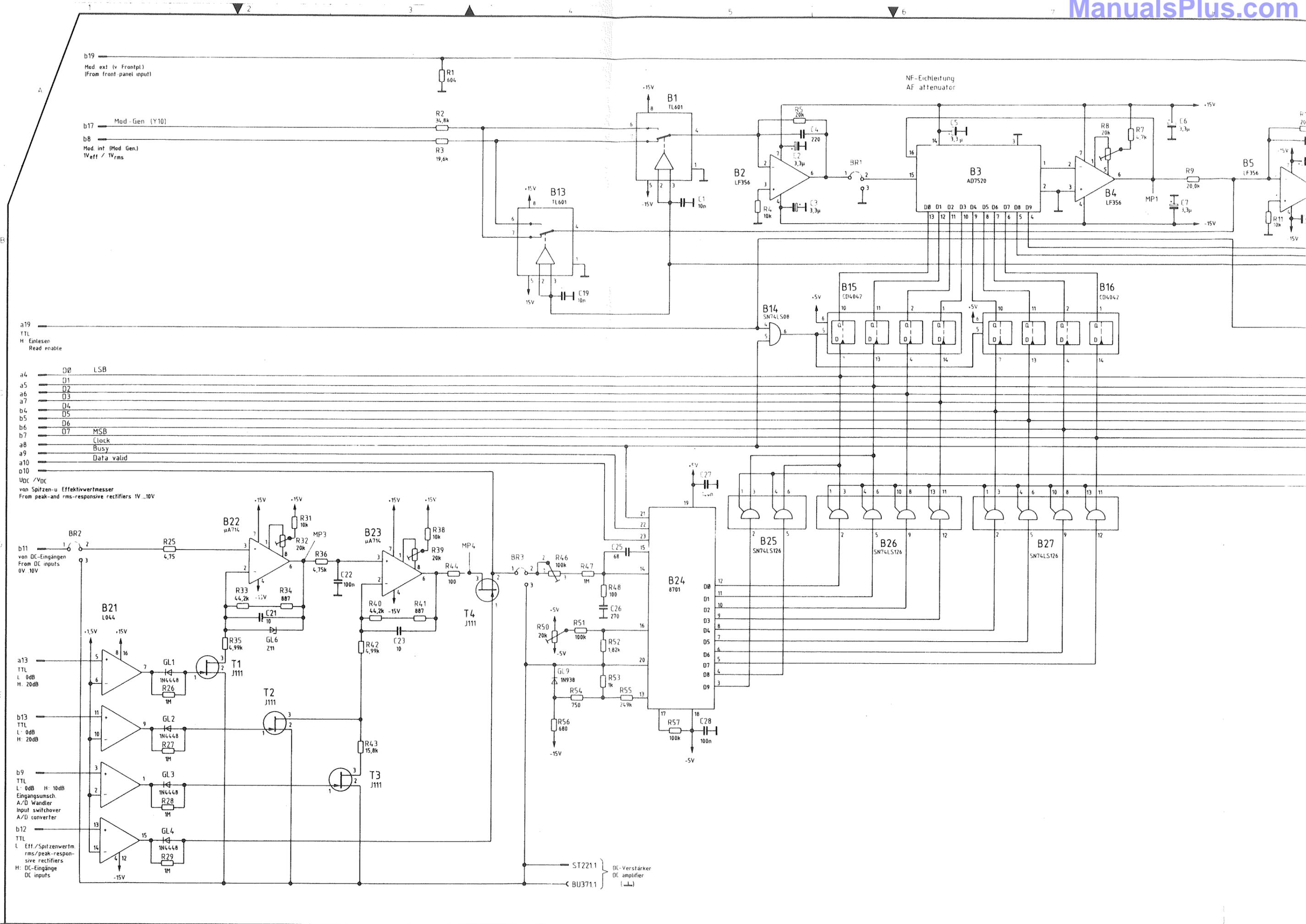
TTL H Auslesen ersten zwei Bits
a12 H Output first two bits

TTL H Auslesen letzten acht Bits
a11 H Output last eight bits



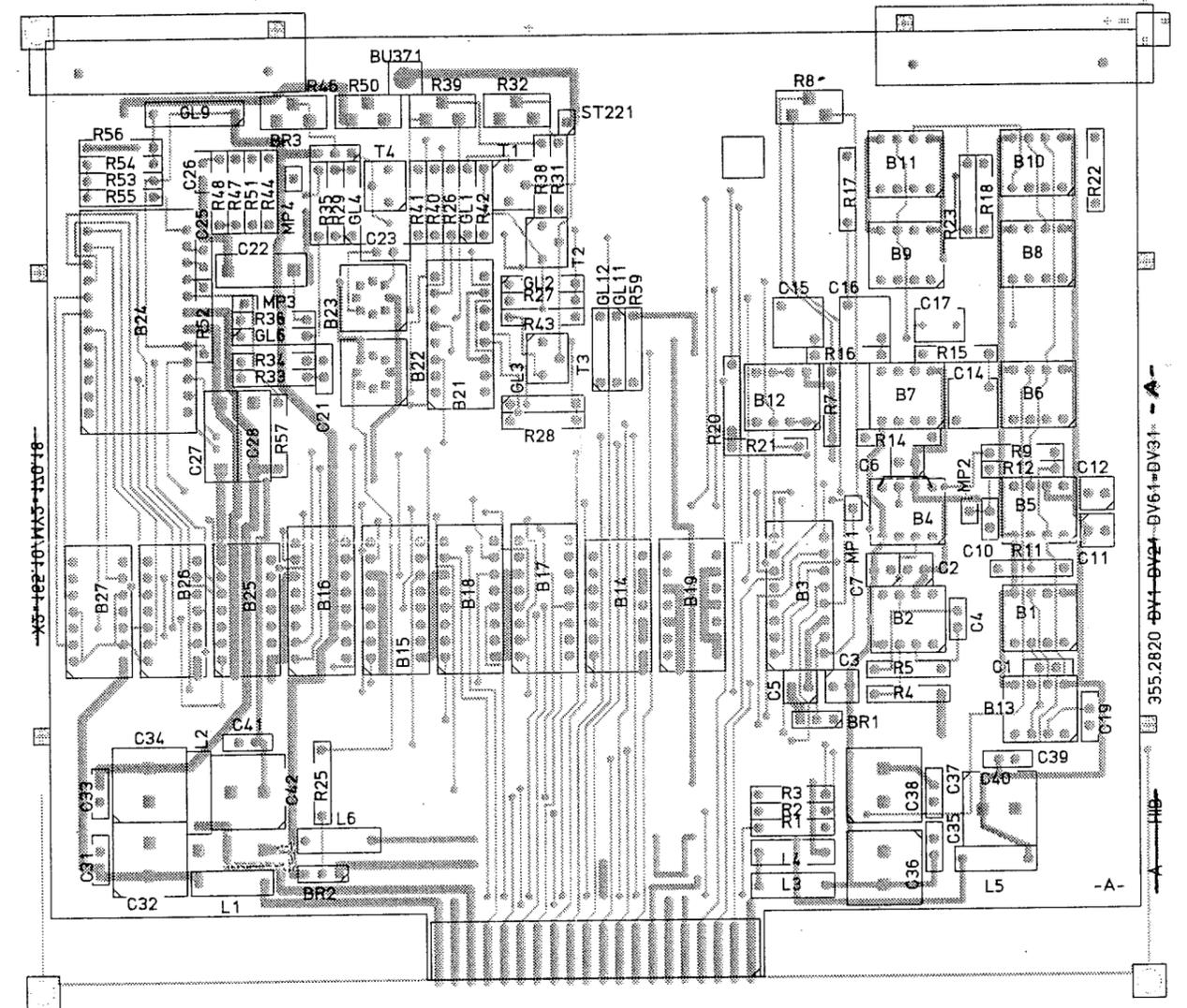
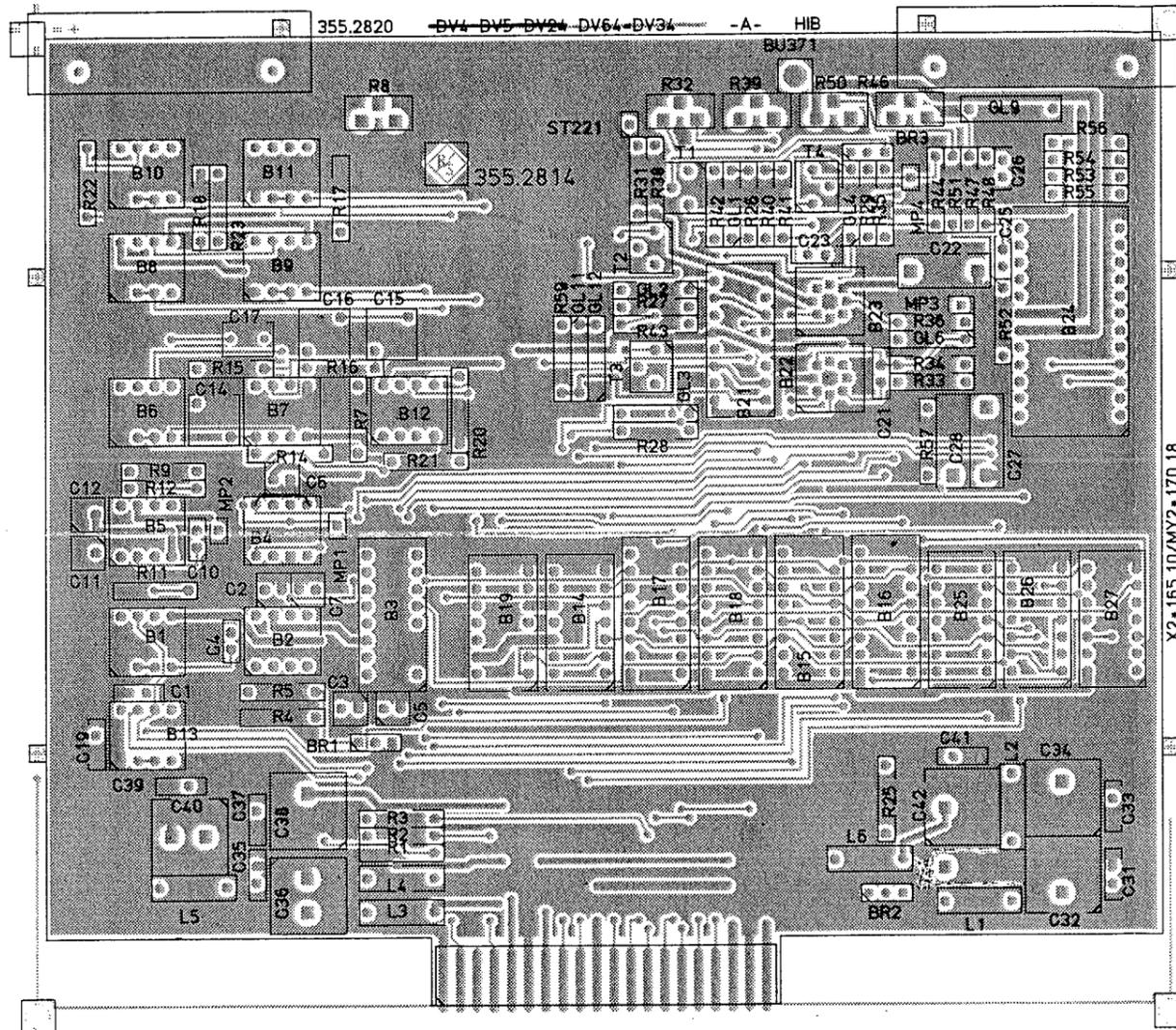
Stromlauf gilt für VAR 02
Circuit diagram is valid for MODEL 02

	A	29856	4 83	1b	IKGA	1.12.82	name	System	A/D - Wandler / A/D converter	355.2814 S	SMAT	355.2014 V	erste 2 355.2014
	B	30525	2 84	CO	Beart		co						
	C	30525	9 84	CO	Gepr								



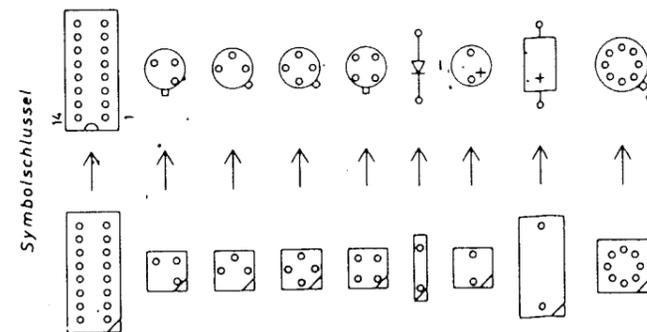
Ansicht und Leitungsführung Bauteilseite
View of tracks on component side

Ansicht und Leitungsführung Lötseite
View of tracks on solder side



Für diese Unterlage behalten wir uns alle Rechte vor.

Achtung! MOS - Bauteile
Caution. MOS components



A	29856	4.83	ib	Maße ohne Toleranzangabe		Maßstab 1 : 1	
						Habzeug, Werkstoff	
				1KGA	Tag	Name	Benennung A/D - Wandler A/D converter
				Bearb.	13.9.82	CO	
				Gepr.			
				Norm			Blatt-Nr. 2 v. Bl.
						Zeichn.-Nr. 355.2814	
Änd. Zust.	Änderungs-Mitteilung	Tag	Name	zu Gerät SMAT		reg. i. V. 355.2014V	erste Z. 355.2014

J-Projektion
Methode E